**UNIVERSIDADE DE UBERABA**

**ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES**

**ALUNO:** VITOR DE AZAMBUJA RIBEIRO FRANCO

**R.A:** 5153344

**DIFERENÇAS ENTRE RISC E CISC**

RISC e CISC são os 2 tipos principais de arquiteturas de processadores.

**RISC (Reduced Instruction Set Computer)**

A arquitetura RISC, como o próprio nome indica, é baseado em instruções reduzidas. Logo, o processador quebra a instrução em instruções menores e mais simples e padroniza seus tamanhos. Todas as instruções simples são executadas em um ciclo de relógio. O RISC é muito utilizado em processadores para dispositivos móveis, como a Arm.

**CISC (Complex Instruction Set Computer)**

O nome da Arquitetura CISC também indica sua característica principal: a complexidade das instruções. Portanto, o processador executa instruções longas e com várias operações matemáticas distintas. Possuem tamanhos variáveis de acordo com a quantidade de operações executadas, necessitando que o processador acesse a memória para executá-las. Uma instrução completa exige vários ciclos de relógio para ser executada. O CISC é muito utilizado em CPUs para PCs e servidores, como a x86.